

**Programmbeschreibung**

**168030**

**Prozessorientiertes Programm fuer  
den QU 68030 und QU 68050**

**Version 3.1**

**Martin Groeber**

**PCS GmbH**

**28. November 1983**

THE UNIVERSITY OF CHICAGO  
LIBRARY  
540 EAST 57TH STREET  
CHICAGO, ILL. 60637  
TEL. 733-7321

THE UNIVERSITY OF CHICAGO  
LIBRARY  
540 EAST 57TH STREET  
CHICAGO, ILL. 60637  
TEL. 733-7321

### Probleme mit den QU68050-Prototypen

Die Prototypen des Prozessor-Boards QU68050 sind mit dem Prozessor-Chip SC87842 (Motorola-Bezeichnung fuer MC68010 Maske PH7) bestueckt. Bei diesem Chip kann ein "Power-On-Reset-Problem auftreten. Der Prozessor kommt nach dem Einschalten der Stromversorgung in den "HALT" (kein Prompt an der Konsole). Durch einen erneuten Reset (Init-Taste betaeligen) kann der Prozessor gestartet werden. Nach erfolgreichem Start erscheint an der Konsole das "Prompt-Zeichen".

Die QU68050-Boards mit dem Chip SC87842 sind alle mit einem grossen " P " auf dem Chip gekennzeichnet.



THE UNIVERSITY OF CHICAGO  
DIVISION OF THE PHYSICAL SCIENCES  
DEPARTMENT OF CHEMISTRY  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW: WWW.CHEM.UCHICAGO.EDU

1. Name of the donor: [illegible]  
2. Address: [illegible]  
3. City: [illegible] State: [illegible] Zip: [illegible]  
4. Country: [illegible]

**Programmbeschreibung**

**t68030**

**Prozessoriestprogramm fuer  
den QU 68030 und QU 68050**

**Version 1.1**

*Kurt Lainer*  
**PCS GmbH**  
**5. April 1983**

THE UNIVERSITY OF CHICAGO

LIBRARY

1000 S. MICHIGAN AVE.  
CHICAGO, ILL. 60607

1968

1968

1968

1968



## **5. Beenden des Programms**

Funktion: 'ende' eingeben.

Die Kontrolle wird an den Testmonitor zurueckgegeben.

## **6. Vorhandene Testroutinen**

### **et Test der elementaren Prozessorfunktionen**

Bedingte Verzweigungen, Compare-Befehle, Register-Test, byte-weise schreiben und lesen vom Speicher, TAS-Befehl mit dem Speicher (Read-Modify-Write-Zyklus)

### **ad Test der Adressierungsarten**

Alle auf den Speicher wirkenden Adressierungsarten werden durch Schreib- und Lese-Zugriffe mit den Operandengroessen Byte, Wort und Doppelwort getestet.

### **be1 Test der 1-Operanden-Befehle**

Alle 1-Operanden-Befehle (ausgenommen Sprung-, Verzweigungs-Befehle und Befehle mit Sonderfunktionen) werden mit verschiedenen Datenwerten und mit den Operandengroessen Byte, Wort und Doppelwort getestet. Die Operanden befinden sich im Datenregister 4 (ausser bei Shift-Befehlen). Nach der ausgefuehrten Operation wird auch der Inhalt des Condition-Code-Registers auf Richtigkeit ueberprueft. Im Fehlerfall werden der Befehl, der Operand, Soll- und Ist-Wert des Ergebnisses und des Condition-Code-Registers angezeigt.

### **be2 Test der 2-Operanden-Befehle**

Alle 2-Operanden-Befehle (ausgenommen Immediate-Befehle, Befehle mit Sonderfunktionen und Befehle, die nur auf Adressregister wirken) werden mit verschiedenen Datenwerten und mit den Operandengroessen Byte, Wort und Doppelwort getestet. Die Operanden befinden sich in den Datenregistern 2 und 4. Nach der ausgefuehrten Operation wird auch der Inhalt des Condition-Code-Registers auf Richtigkeit ueberprueft. Im Fehlerfall werden der Befehl, die Operanden, Soll- und Ist-Wert des Ergebnisses und des Condition-Code-Registers angezeigt.

### **rr RAM/ROM-Test**

Bei Einzeltestdurchlauf (single) wird ueber den ROM-Inhalt (alle 3 Teilbereiche) eine Pruefsumme erzeugt und ausgedruckt. Diese Pruefsumme darf sich nicht aendern, solange dieselbe Minitor-Version verwendet wird. Die Kontrolle muss manuell erfolgen.

Das interne RAM wird durch Einschreiben eines Testmusters (im 1. und 2. Testteil) bzw. durch Einschreiben der Adresse (im 3. Testteil) und auslesen des Inhalts ueberprueft.

Achtung, durch diese Veraenderung des RAM-Inhalts wird die Information ueber evtl. gesetzte Breakpoints ueberschrieben.

### **mt MMU-Test**

Beschreiben der Basisadressregister und lesen der erzeugten phys. Adresse ueber den Page-Deskriptor.

1. The first part of the report deals with the general situation of the country and the progress of the work during the year. It is a summary of the work done and the results obtained. It is a general statement of the work done and the results obtained.

2. The second part of the report deals with the details of the work done during the year. It is a detailed statement of the work done and the results obtained.

3. The third part of the report deals with the results of the work done during the year. It is a detailed statement of the results obtained and the progress made.

4. The fourth part of the report deals with the conclusions drawn from the work done during the year. It is a detailed statement of the conclusions drawn and the progress made.

5. The fifth part of the report deals with the recommendations made for the future work. It is a detailed statement of the recommendations made and the progress made.

6. The sixth part of the report deals with the summary of the work done during the year. It is a detailed statement of the summary of the work done and the results obtained.



#### Fehlertyp

- 1 Interrupt von der Linetime-Clock ist aufgetreten, obwohl die Prioritaet im Statusregister hoeher sein sollte.
- 2...4 Der erwartete Interrupt von der Linetime-Clock ist ausgeblieben bzw. nicht innerhalb einer bestimmten Zeit gekommen.
- 5 Der Abstand zwischen 2 Interrupts von der Linetime-Clock war zu kurz.
- 6 Interrupt vom Consol-Interface ist aufgetreten, obwohl die Prioritaet im Statusregister hoeher sein sollte.
- 7...9 Der erwartete Interrupt vom Consol-Interface ist ausgeblieben bzw. nicht innerhalb einer bestimmten Zeit gekommen.
- 10 Der Abstand zwischen 2 Interrupts vom Consol-Interface war zu kurz.
- 11 Interrupt vom Consol-Interface kam, obwohl ueber den RESET-Befehl des 68000 ein Bus-Init ausgeloeset wurde.
- 12 Interrupt vom Consol-Interface kam, obwohl ueber das Processor-Control-Register (PCR) ein Bus-Init ausgeloeset wurde.

#### fp Force-Parity-Error-Test

Erzwingt durch 'force parity error' ein fehlerhaftes Parity-Bit im Speicher und kontrolliert, ob beim Auslesen dieser Zelle die richtige Fehlerreaktion erfolgt (Bus-Error, Inhalt des ESR).

Einige Speicher fuer den Q-Bus unterstuetzen diese Moeglichkeit nicht; dies fuehrt dann zu einer Fehleranzeige.

#### bt BUS-Timeout-Test

Erzwingt einen BUS-Timeout durch Beschreiben einer nicht vorhandenen Speicherzelle (Adresse E00000 hex) und kontrolliert die Fehlerreaktion. (Bus-Error, im ESR muss das Timeout-Bit oder das Page-Fault-Bit gesetzt sein.)

Einzelne Testroutinen koennen uebersprungen werden, wenn man die Adresse der jeweiligen Testroutine in 'progtab' im Hauptprogramm loescht (siehe Listing t68030). Dies ist durch Patchen vor dem Start des Programms moeglich. Nachfolgend sind die fuer die Version 1.1 gueltigen Adressen der nullzusetzenden Zellen fuer die jeweilige Testroutine angegeben.

center,tab(/); l c|| c. et/13d0/mt/13bc ad/13cc/sd/13b8 be1/13c8/ir/13b4  
be2/13c4/fp/13b0 rr/13c0/bt/13ac

### 7. Sonstige Moduln

#### t68030 Hauptprogramm

Der gesamte Bedienerdialog ist in diesem Programm konzentriert. Es fraegt den Bediener nach der gewuenschten Betriebsart u. a., ruft nacheinander die einzelnen Testroutinen auf und gibt Meldungen ueber das Testergebnis aus.





# Hinweise zur Fehlerursache, -behebung und Teststrategie am System C A D M U S

Wenn die Fehlerursache bei einem Absturz mit Register-Dump nicht selbst behoben werden kann, senden Sie bitte eine ausgeteilte Kopie des beigefügten Dump-Formblattes an den PCS Service

Fehlerzustände des Rechners	mögliche Ursachen	erkennbar an folgenden typischen Merkmalen	Abhilfe
keinerlei Reaktion auf der Konsole nach dem Einschalten	Sicherungen durchgebrannt Prozessor defekt Terminal -Leitung defekt -Terminal defekt -falscher SET-UP-mode serielle Konsole-Schnittstelle defekt Bus-Verlängerung falsch gesteckt (bei Erweiterungsbox)	Lufter steht	Sicherung austauschen Karte austauschen Leitungen überprüfen Ersatz-Terminal Einstellung überprüfen Karte austauschen Anschlüsse der Bus-Verlängerung kontrollieren
keine Meldung .MINITOR	Speicher -fehlt -defekt -Adressen falsch eingestellt	Cursor springt um 2 Positionen nach rechts	Speicherkarte austauschen Adressen korrigieren
Schultz-Zeichen auf der Konsole	Setup-mode des Terminals falsch serielle Konsole-Schnittstelle defekt		Setup-Mode neu einstellen Karte austauschen
Keine Terminal-Eingabe möglich trotz Meldung .MINITOR	Terminal-Rückleitung defekt Transmit-Baudrate falsch eingestellt Keyboard defekt serielle Konsole-Schnittstelle (Eingang) defekt		Leitung überprüfen Setup-mode überprüfen Keyboard austauschen Karte austauschen
kein Laden von /unix /nodename oder Standalone-programmen möglich	Platte noch nicht hochfahren Störungen an der Platte: -Kabelverbindung nicht ok	Meldung: hterror bn=2 ca=2 err=... Emulx-controller:	10 sec warten, dann erneuter Versuch überprüfen





<p>gelockert oder ist defekt</p> <p>Swap-Bereich zu klein</p> <p>MUNIX falsch konfiguriert oder Root-Fs zerstoert</p> <p>Speicher oder Prozessor defekt</p> <p>Prozessorhalt (evtl ausgeloeset durch Breaktaste an der Systemkonsole oder durch unbeabsichtigtes Druecken der Run-Lampe)</p> <p>Unix-Konfiguration passt nicht zu einer vorhandenen DMA-Verdrahtung</p> <p>ein 22-bit Device-Treiber wird fuer einen 18-bit Controller verwendet oder umgekehrt</p> <p>Stackelze von /etc/fck zu klein</p> <p>/etc/fck fehlt oder zerstoert</p> <p>File /etc/fstab falsch</p> <p>File-System teilweise zerstoert</p> <p>Zugriff auf nicht vorhandene Controller (fuer Terminals und/oder Drucker)</p> <p>MUNIX falsch konfiguriert</p> <p>die special-files (unter /dev) fuer die tty's sind falsch generiert</p>	<p>Meldung: panic, out of swap-space</p> <p>Meldung: panic: no fs</p> <p>illegal opcode</p> <p>exception 38</p> <p>kein Echo an der Systemkonsole bei Eingabe (run-Lampe erloschen)</p> <p>unter /etc wird das File core erzeugt</p> <p>Meldung: cannot open /dev/...</p> <p>siehe fck-Beschreibung</p> <p>Im Register-dump: buserror ... eer=1 access address=ff....</p> <p>dito</p> <p>Prozessenummern wachsen rasend an</p>	<p>Wichtig stecken: Controller testen</p> <p>Unix mit grosserem Swap-Bereich konfigurieren</p> <p>mit /unix hochfahren</p> <p>Unix neu konfigurieren oder Root-Fs restaurieren</p> <p>Speicher- und Prozessor testen</p> <p>Breaktaste an der Systemkonsole drueben</p> <p>Schluesseleschalter auf LOCK stellen</p> <p>mit unix hochfahren: Unix entsprechend der DMA-Verdrahtung neu konfigurieren</p> <p>mit unix hochfahren: lib3 in /usr/sys anpassen (aus libchoice die passenden Treiber nach lib3 bringen)</p> <p>Unix neu konfigurieren</p> <p>Stackelze erhoehen mit /bin/etkelz</p> <p>fck von einem back-up-Medium restaurieren</p> <p>fctab korrigieren</p> <p>Filesystem reparieren mit fck oder komplett restaurieren</p> <p>Controller nachruesten oder im Single User Mode hochfahren und die Dateien /etc/tty und /etc/rc ueberpruefen. In /etc/tty die angeschlossenen Terminals korrekt eintragen.</p> <p>Im Single User Mode mit whatconf die Konfiguration ueberpruefen (auf dz dh und lp achten)</p> <p>Unix neu konfigurieren</p> <p>mit kill -1 1 in den Single User Mode schalten, dann im Directory /dev make dh (bei MUX-XE) make dz (bei DZV11)</p>
<p>double-bus-error, d.h. Busfehler waehrend einer Busfehler-Behandlung</p> <p>fck laeuft nicht</p> <p>/etc/fck liefert Inkonsistenzen</p> <p>Absturz beim Uebergang in den multi-user-mode</p> <p>Sehr lange Reaktionszeiten nach Uebergang in Multi User Mode</p>		







MUNIX-Systemabsturz am ..... um ....., aufgezeichnet von .....  
vermutete Absturzursache bzw. Verdacht: .....  
.....

Absturzprotokoll:

registers    A0 ..... A1 ..... A2 ..... A3 .....  
              A4 ..... A5 ..... A6 ..... A7 ..... US .....  
              D0 ..... D1 ..... D2 ..... D3 .....  
              D4 ..... D5 ..... D6 ..... D7 .....

new1/2/3/4/5/6/7/8/9 ...../...../...../...../...../...../.....

stext-Fehlerursache: .....  
.....

cpustate ..... success address ..... instruction register .....

status reg ..... spc ..... sear .....

procedure addresses : lineno

.....f.....    .....f.....    .....f.....  
.....f.....    .....f.....    .....f.....  
.....f.....    .....f.....    .....f.....  
.....f.....    .....f.....    .....f.....  
lineno7 .....

Hinweise: Die Werte der Register, die nicht auf der Systemkonsole angezeigt werden, sind gleich 0.  
Es ist nicht notwendig alles von der Systemkonsole abzuschreiben. Die wichtigsten Informationen,  
die unbedingt notiert werden sollen, sind mit \* markiert.

THE UNIVERSITY OF CHICAGO  
DIVISION OF THE PHYSICAL SCIENCES  
DEPARTMENT OF CHEMISTRY  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

PROFESSOR OF CHEMISTRY  
AND  
DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU

ASSISTANT PROFESSOR OF CHEMISTRY  
AND  
ASSISTANT DIRECTOR OF THE DIVISION OF THE PHYSICAL SCIENCES  
530 SOUTH EAST ASIAN AVENUE  
CHICAGO, ILLINOIS 60607-7070  
TEL: 773/936-5000 FAX: 773/936-5001  
WWW.CHEM.UCHICAGO.EDU